

Este artigo apresenta a t cnica de codifica o PBIW. Essa t cnica   baseada na fatora o de grupos de opera es escalonadas em instru es codificadas e padr es. Uma instru o codificada n o cont m dados redundantes e   armazenada em uma cache de instru es. Os padr es s o armazenados em uma cache de padr es. Foi realizado um estudo de caso desta t cnica sobre esquemas de codifica o de instru es denominados 2D-VLIW e EPIC em uma arquitetura de alto desempenho chamada 2D-VLIW. A t cnica PBIW foi avaliada com os benchmarks MediaBench, SPECint e SPECfp. Os resultados revelam que a t cnica PBIW produz programas at  81% menores que 2D-VLIW e at  46% menores que EPIC, al m de programas at  96% mais r pidos que 2D-VLIW e at  69% mais r pidos que EPIC.